

NOM GAUTIER
 Prénom Arthur
 Promo 2018
 Date 03/06/2015

GAUTIER Arthur
L2 - 2014

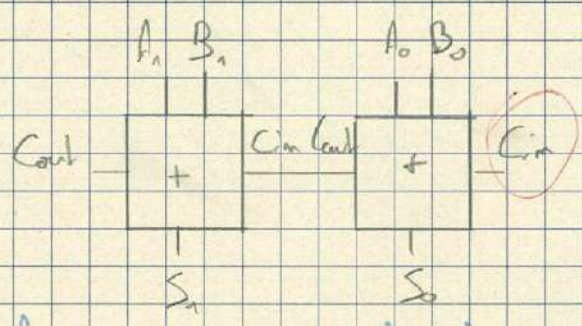
MATIÈRE Architecture des Ordinateurs

Groupe C

Ex 01: $\frac{02}{05}$

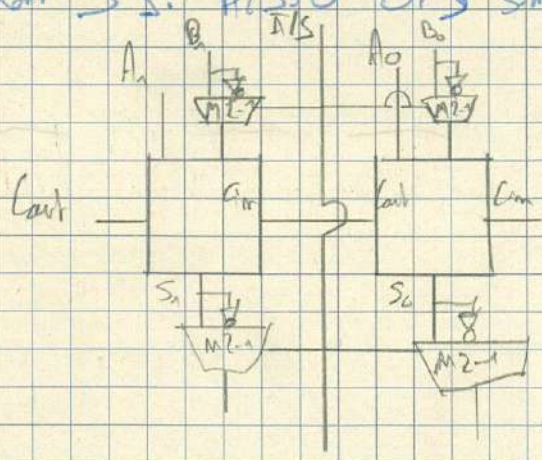
I)

1) On met deux additionneurs 1 bit en série, où la retenue entrante du second additionneur est reliée à la retenue sortante du premier.

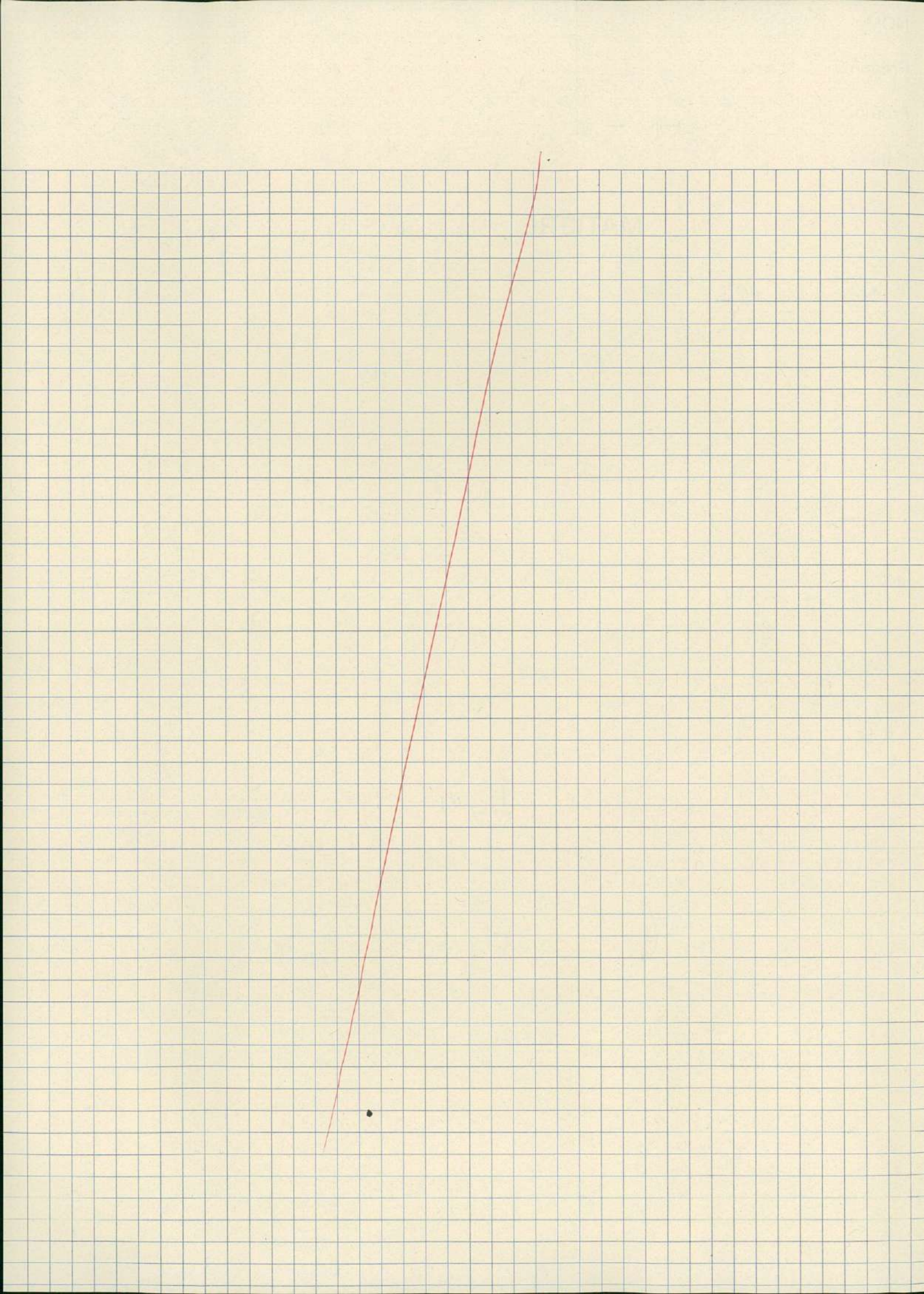


0,5

2) On utilise en 2 multiplexeurs 2x2: deux pour les entrées B_0 et B_1 (qui prennent B_x et \bar{B}_x en entrées et \bar{A}/S en signal de contrôle) qui choisissent B^* ou \bar{B}^* selon la valeur de \bar{A}/S et deux en sortie (qui prennent S_x et \bar{S}_x en entrées et \bar{A}/S en signal de contrôle) qui choisissent S si $\bar{A}/S=0$ et \bar{S} sinon.



1,5



Ex. 4: $\frac{05}{05}$

1)

	Accès Mémoire		Info	
	L	E	(F)	(D)
FETCH	1	-	1	-
DECODE	-	-	-	-
EXECUTE	1	1	-	1

2) Mise à jour du CCR:

- ADD
- SUB
- MUL
- DIV
- CMP

1

Prise en compte du CCR:

- BRx

A

- 3) 0 LDA #1
 1 STA 1000
 2 LDA 1000
 3 MUL 1002
 4 STA 1002
 5 LDA 1000
 6 SUB #1
 7 CMP #2
 8 STA 1000
 9 BRN 2
 10 STOP

3

